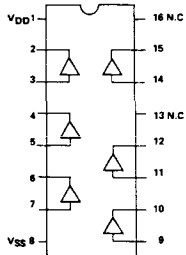
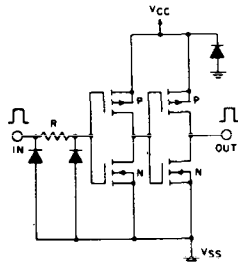


4050B Hex Non Inverting Buffer

ピン接続



等価回路



機能	
分類	バッファ/インバータ
素子数	6
論理	正
3ステート	なし
イネーブル	なし
シュミット	なし

特徴

- 6回路レベル・コンバータ
- 出力非反転型、CMOS→TTL/DTLへのレベル変換を行う。出力信号のロジック・レベルは、電源電圧により決定する。入力電圧は、電源電圧よりも高くなってもかまわない
- 出力反転型の4049がある

■ スイッチング特性					■ メーカー別相当品			
パラメータ	VDD	typ	max	単位	メーカー	型名	パッケージ	
							DIP	SOP
tr	5V	80	160	ns			●	
	10V	40	800	ns	沖	MSM4050BRS	●	
	15V	30	60	ns	三洋	MLC4050B	●	●
tf	5V	30	60	ns	JRC	NJU4050B	●	●
	10V	20	40	ns	東芝	TC4050BP	●	●
	15V	15	30	ns	日電	UPD4050BC	●	●
t _{PLH} (IN → OUT)	5V	70	140	ns	日立	HD14050B	●	●
	10V	45	90	ns	富士通	MB84050B	●	
	15V	40	80	ns	松下	MN4050B	●	●
t _{PHL} (IN → OUT)	5V	55	110	ns	三菱	M4050BP	●	
	10V	50	100	ns	ローム			
	15V	50	100	ns	MOT	MC14050B	●	●
t _{PLH} ()	5V			ns	NS	CD4050B	●	
	10V			ns	RCA	CD4050B	●	
	15V			ns	SGS	HCC4050B	●	
t _{PHL} ()	5V			ns	SIG	HFE4050BP	●	●
	10V			ns	SSS	SCL4050B	●	
	15V			ns				
f _{CP}	VDD	min	typ	単位				
	5V			MHz				
	10V			MHz				
	15V			MHz				